

□ □ □ □ □ □ □ □ □

□ □ □ □ □

□ □ □ □ □ □ □ □ □

□ □ □ □ □ □ □ □ □ □ □

□ □ □ □ □ □

□ □ □ □ □ □ □ □ □

□ □ □ □ □ □ □ □

□ □ □ □ □ □

□ □ □ □ □ □ □ □ □

□ □ □ □ □

□ □ □ □ □ □ □ □ □ □ □

□ □ □ □ □ □ □ □

□ □ □ □ □ □ □ □

□ □ □ □ □

□ □ □ □ □ □ □ □ □ □

□ □ □ □ □ □ □ □ □ □ □ □ □ □ □

□ □ □ □ □ □

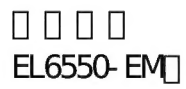
□ □ □ □ □

□ □ □ □ □ □ □ □ □ □

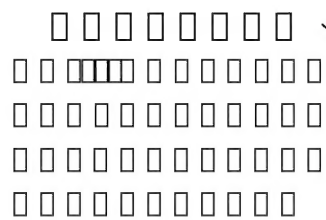
□ □ □ □ □

pH 6.86 (500mL):

pH4.01 (500mL) :



□ □ □ □ □ □ □ □



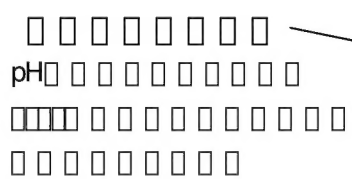
□ □ □ □ □

□ □ □ □

PRN 41 4.

☐ 4. ☐☐☒ ☐☐☐☐

□ □ □ □ □



A diagram of a 3-bit shift register. It consists of three rectangular cells connected in a chain. The first cell has an input 'A' on its left side and an output 'D' on its right side. The second cell has an input 'B' on its left side and an output 'E' on its right side. The third cell has an input 'C' on its left side and an output 'F' on its right side. The output of the first cell is connected to the input of the second cell, and the output of the second cell is connected to the input of the third cell.

□ □ □ □ □ □ □ □ □ □

□ □ □ □ □ □ □

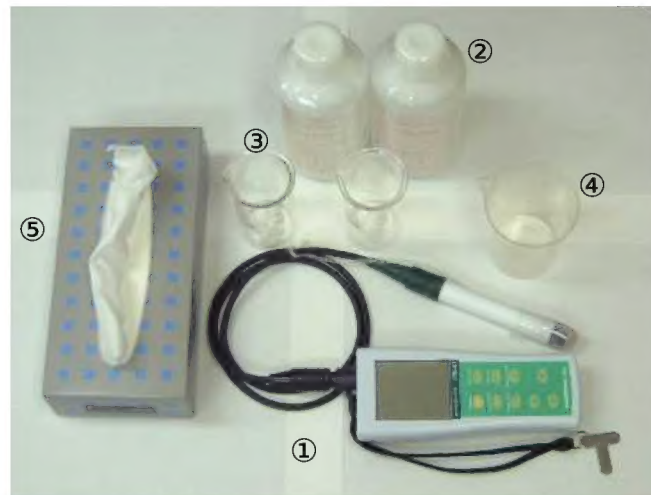
555

[illegible]

000-0000000-000000000000000000000000-000

□ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □

□ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □



① □ □ □ □ □ □ □ □ □

② □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □

③ □ □ □ □ □ □ □ □ □ □ □

④

⑤ □ □ □ □ □ □ □ □

富士電機株式会社
〒114-0024 東京都文京区千石 3-1-1
TEL. 03-3918-8111 FAX 03-3918-8119
[URL: http://www.fujivara-sc.co.jp](http://www.fujivara-sc.co.jp)
[E-mail: info@fujivara-sc.co.jp](mailto:info@fujivara-sc.co.jp)